# По аналоговому блоку: AIN1151\_V0\_9

Правки:

1. Неверная полюсовка конденсаторов C7.1; C7.2; C7.3; C35.
2. **Не верные связи** nCS, nCE ( элементы: D11-21; D11-8; D12-1; XP4-8; XP4-6)**.**
3. **Отсутствует контрольная точка** К7**.**
4. **В каждом аналоговом узле:**

**1 разорвать связь MS\SL: 0ВА – XP1-x/J6**

**2 вставить метализированные отверстия сгрупированные вместе:**



# По материнской плате MT1151\_V0\_5

1. Разнести C14 C30, R2 C3
2. сократить связь 0BD между D3 и C2 .
3. Убрать подложку кварцевого генератора Q2 шаблон компонента не соответствует Datasheet.
4. Разнести Q3 и C86 C85 C81 C82 D11.